Procès-verbal du 18.09.2024

Présents

* Loïc David (LDD)
* Philippe Bovey (PBY)

État des lieux

* Test périphériques
  + Alimentations validées
  + Microcontrôleur validé
  + LEDs Validé
  + ADC + DAC validé
  + FTDI validé
* Soft
  + Gestion LED 🡪100 %
  + Filtrage numérique 🡪 75 %
  + DAC 🡪 75%
  + Gestion mémoire 🡪 0%
  + Application C# 🡪 0%

Problèmes rencontrés

* Problème lors de la connexion avec l’UART
  + Le PC ne reconnait pas l’UART
* Problème avec le calcul des valeurs min et max mesurées
  + Les valeurs min et max mesurées ne sont pas correcte
* Programme plante
  + Le programme plante après avoir essayé d’afficher la fréquence

Solutions proposées par LDD

* Problème lors de la connexion avec l’UART
  + Changer de câble car celui-ci était défectueux
* Problème avec le calcul des valeurs min et max mesurées
  + Problème de connexion à l’entrée résolu, la modification ne tenait pas donc je l’ai refaite en faisant passer par-dessous aux lieux de dessus.
* Programme plante
  + Refais les calculs ainsi que la structure du code et cela à fonctionné.

Décisions prises par LDD & PBY

* *Faire fonctionner le filtre avec une fréquence fixe*
  + *Le but est de faire fonctionner le filtre avec une fréquence fixe pour le moment et ainsi ensuite faire la rédaction du rapport*
* *Rédaction du rapport* 
  + *Se focaliser sur la rédaction*

Suite du projet / objectifs - jusqu’au

* Avancement au maximum du programme 🡪 19.09.2024
* Rendu du rapport 🡪 24.09.2024

Destinataires de ce PV

* Philipe Bovey
* Aurélie Cuagnier

Lausanne le 20.09.2024

Loïc David